

NB : tout dossier incomplet à la date de fermeture des candidatures sera déclaré irrecevable.

Nous conseillons donc - considérant le grand nombre de candidatures à traiter - de ne pas attendre les derniers jours pour déposer l'intégralité de votre dossier,

notamment pour les candidats au titre de la mutation/détachement prioritaire, dispense de qualification et/ou d'HDR pour lesquels une procédure particulière est mise en place.

Profil détaillé

Corps : MCF

Article de recrutement : 26.I.1

Section(s) CNU: 61/63

Job profile: Computer Architecture, Systems, Networks

Profil pédagogique : Architecture des ordinateurs, Systèmes, Réseaux

Affectation pédagogique :

Institut Universitaire de Technologie de Bordeaux – Département Informatique (INFO) – Site Gradignan

Nom du directeur du département – mail :

Isabelle Dutour / isabelle.dutour@u-bordeaux.fr

Filières de formation concernées : BUT

Objectifs pédagogiques et besoin d'encadrement :

Le département Informatique de l'IUT de Bordeaux propose une formation complète en informatique sur trois ans – le BUT Informatique – dont les contenus sont définis par un Programme National (PN) selon les modalités de l'approche par compétences. L'intitulé du parcours de formation proposé au département est « Réalisation d'applications : conception, développement, validation ». L'alternance (apprentissage) est proposée en 3^e année (BUT3).

Intégration dans l'équipe pédagogique :

La personne recrutée viendra renforcer l'équipe pédagogique du département. En tant que nouvel·e enseignant·e du département, il ou elle bénéficiera d'un accompagnement de la part des collègues afin de faciliter :

- sa prise en main des enseignements et son appropriation des pratiques pédagogiques de l'équipe,
- sa compréhension des enjeux actuels de la formation, tels que l'aide à la réussite des étudiants, la construction du parcours professionnel, le recrutement...

À moyen terme, il est attendu que la personne recrutée s'investisse à la fois sur :

- les aspects pédagogiques, comme prendre la responsabilité d'un ou plusieurs modules d'enseignement (pilotage d'une équipe, création des contenus, organisation des épreuves, remontée des notes...),
- les responsabilités collectives, comme la gestion des alternants, les relations entreprises, ou encore le recrutement Parcoursup...

La personne recrutée s'appuiera sur son expertise acquise via ses travaux de recherche ou son expérience en tant qu'enseignant, voire professionnelle, pour intégrer des équipes pédagogiques déjà en place :

- (1) celle(s) en charge, pour les trois années du BUT Informatique, des Ressources et Situations d'Apprentissage et d'Évaluation (SAÉ) en lien avec l'installation, la mise en place, la configuration et l'optimisation des performances énergétiques et opérationnelles des infrastructures et systèmes,

- (2) celle(s) en charge d'enseignements d'Informatique parmi ceux d'architecture des ordinateurs, fonctionnement bas niveau, assembleur, langage C, programmation pour systèmes autonomes, communicants ou embarqués, réseaux et services, parallélisme et distribué, virtualisation, sécurité des infrastructures, ou automatisation de la chaîne de production.

La personne recrutée pourra également intervenir si elle le souhaite sur d'autres enseignements que couvre le PN du BUT Informatique : algorithmique et programmation, programmation orientée objet, programmation d'interfaces humain-machine, traitement et analyse de données, cryptographie, outils et modèles pour l'analyse et la conception de logiciels, gestion et exploitation des données, web...

Parallèlement, l'IUT de Bordeaux a mis en place le dispositif des Activités d'Ouverture Personnalisées (AOP) offrant de multiples potentialités pour stimuler l'innovation pédagogique du département : DU transverses dont Robotique, IA, Santé et Énergie, DU International, ... Si elle le souhaite, la personne recrutée pourra intervenir au sein de ces DU.

Compétences spécifiques :

Innovation pédagogique : Les pédagogies innovantes jouent un rôle fondamental dans l'aide à la réussite des étudiants en BUT Informatique. Depuis plusieurs années, l'équipe pédagogique du département Informatique de l'IUT de Bordeaux a intégré ce type d'apprentissages dans son offre de formation (ludification, approche par problèmes, apprentissage par les pairs, pédagogie inversée...). La personne recrutée devra s'investir dans la mise en place de ces nouvelles méthodes. Une expérience dans ces approches sera particulièrement appréciée.

Internationalisation : Le département Informatique de l'IUT de Bordeaux propose à ses étudiants des perspectives internationales. Ainsi, les étudiants volontaires suivent des enseignements d'Informatique en anglais et effectuent leur stage de deuxième année à l'étranger. Il est attendu que la personne recrutée s'investisse dans ce processus et soit en mesure de faire une partie de ses enseignements en anglais.

Pluridisciplinarité de l'enseignement en Informatique : Tel qu'il est défini, le PN du BUT Informatique intègre de nombreuses SAÉ, projets étudiants qui sont par nature pluridisciplinaires. Il est attendu que la personne recrutée s'intègre dans les équipes en place et à moyen terme anime elle-même une ou plusieurs SAÉ. De plus, ce poste exige une pluralité de compétences entre Électronique, Informatique et Mathématiques afin de pouvoir détailler aux étudiants les interactions entre ces disciplines dans l'architecture des ordinateurs, la programmation système et la communication sécurisée entre logiciels, entre autres.

Transitions environnementales : Le PN du BUT Informatique intègre des apprentissages liés à l'impact des usages du numérique sur l'environnement et nos sociétés. On retrouve ces apprentissages dans plusieurs enseignements (informatiques comme transverses). Il sera particulièrement apprécié que la personne recrutée ait une expertise sur ce sujet.

Contact pédagogique à l'université :

Isabelle Dutour / isabelle.dutour@u-bordeaux.fr

Profil Recherche : Architectures hétérogènes et technologies d'intégration pour les communications et/ou le machine learning

Laboratoire d'accueil :

Département Sciences de l'Ingénierie et du Numérique - Laboratoire d'Intégration du Matériau au Système (IMS)

Nom du directeur du laboratoire – mail :

Cristell Maneux / cristell.maneux@u-bordeaux.fr

Description du projet de recherche :

Le laboratoire de l'Intégration du Matériau au Système, IMS (CNRS UMR5218) déploie des activités de recherche dans un environnement pluridisciplinaire principalement centré sur le domaine des Sciences et de l'Ingénierie des Systèmes, à la convergence des Sciences et Technologies de l'Information et de la Communication (STIC), et des Sciences pour l'Ingénieur (SPI).

Un poste de maîtresse de conférences ou de maître de conférences est demandé à l'université de Bordeaux pour renforcer **l'une des thématiques de recherche du** groupe CONCEPTION du laboratoire IMS **par l'apport de nouvelles compétences** en matière d'architecture pour les communications analogiques-numériques et/ou le machine learning. Dans tous les cas de figure, les possibilités offertes par des **architectures hétérogènes combinées aux technologies d'intégration** ouvrent un espace de conception qu'il convient d'explorer selon tous les éléments de la chaîne valeur (du transistor au système) pour répondre aux contraintes imposées par l'application visée telles que latence, débit, consommation, fiabilité, ... Le projet proposé pour ce poste s'inscrira dans le renforcement de la stratégie de souveraineté technologique.

Champ(s) de recherche : Engineering Engineering - Knowledge engineering

Profil recherché :

Quel que soit son champ de recherche, les activités de la personne retenue adresseront les enjeux sociétaux majeurs tels que décrits dans les Actions Transverses Emergentes d'Enjeu Sociétal (ACTES) du laboratoire IMS : la souveraineté numérique, la sobriété énergétique et la durabilité écologique.

Selon le champ de recherche de la personne recrutée les compétences suivantes sont attendues.

- **Dans le cadre des télécommunications**, un savoir-faire avéré est attendu en méthodologie, mesures et analyse des données sur les circuits pour les télécommunications, les circuits sous contrainte (température, vieillissement, radiations) et/ou les techniques dédiée à l'amélioration des performances des transistors et circuits analogiques et/ou numériques.
- **Dans le cadre de l'adéquation algorithme architecture**, une expérience de recherche significative propre à ce domaine et/ou en matière d'optimisation de code sur processeur (x86, ARM, RISC-V, ...). Du point de vue du champ applicatif, il est attendu une expérience dans les communications numériques ou bien dans le machine learning.

Enfin, la personne recrutée devra s'investir pleinement dans la recherche partenariale industrielle dans le cadre de l'un ou plusieurs des laboratoires communs d'IMS: STMicroelectronics , le CEA LETI, NXP, STELLANTIS, SLB ou dans le G.I.S. ALBATROS avec Thales.

Impact scientifique attendu :

Le laboratoire IMS développe historiquement une dimension stratégique internationale que le profil de la personne recrutée viendra renforcée de façon avérée.

Le projet proposé pour ce poste s'inscrira dans le renforcement de l'un des champs de recherche suivants : Architectures hétérogènes et technologies d'intégration pour Communications RF, pour les Communications photonique micro-onde ou pour le machine learning.

Précisément, il s'agit de renforcer :

- Les architectures de communications radio-fréquences ou photoniques micro-onde, la conception des circuits intégrés RF, la conception de circuits analogiques pour validation de modèles de composants dans des technologies avancées ou émergentes, les techniques de caractérisation électrique avancées de composants et circuits électroniques.
- l'Adéquation Algorithme Architecture qui fournit un cadre méthodologique pour formaliser l'exploration de l'espace de conception en tenant compte des interactions entre les algorithmes, les architectures, les technologies d'intégration, ...

Contact Recherche à l'université :

Cristell Maneux / cristell.maneux@u-bordeaux.fr

Procédure de candidature :

Les candidat(e)s doivent enregistrer leur candidature et joindre obligatoirement les documents constitutifs de leur dossier au format **pdf** sur le site du ministère de l'enseignement supérieur et de la recherche, via l'application ODYSSEE, **du mardi 3 mars 2026 à 10 heures** (heure de Paris) **jusqu'au vendredi 3 avril 2026 à 16 heures** (heure de Paris), en suivant les modalités générales de constitution des dossiers définies par [l'arrêté du 6 février 2023](#).

ENREGISTREMENT DE CANDIDATURE ET DEPOT DE DOSSIER :

[Accès Odyssée](#) (Accès Qualification/Recrutement)

Tout dossier incomplet à la date limite susmentionnée,

SERA DECLARE IRRECEVABLE